

No	품 목	규 격	단 위	수 량	비 고
1	PCB Circuit Design BLDC_CIR.zip	설계조건 및 회로도 참조	ea	1	부가세포함
2	PCB Pattern Design BLDC_CIR.zip	설계조건 및 회로도 참조	ea	1	
3	PCB Sample_BLDC_CIR.zip	설계조건 및 회로도 참조	ea	1	
PCB Desgin conditions*					
1. Resistor: SMD 0402 size로 설정하여 설계한다.					
2. EC(전해콘덴서): Tantal A size로 설정하여 설계한다.					
3. C(Capacitor): SMD 0402 size로 설정하여 설계한다.					
4. 이상 외의 부품은 SMD, SOP size(Minimum)로 설정하여 설계한다.					
5. PCB Size:					
BLDC_CIR.zip PCB: Unit(mm)					
- 35*30(mm)					
- 4 Edge: 11R					
- Mount Hole (5,5), (5, 51), (51,5), (51,51) 3.5Ø					
6. 첨부회로도 참고					

